

开关电源控制器集成电路

特点

- Burst Mode 功能
- 低启动电流 (6.5uA)
- 低工作电流 (2.3mA)
- 内置前沿消隐
- 4ms 软启动(Soft-start)
- 软驱动功能(Soft-driver)
- 可选的 latch 功能(OLP、OTP、OVP 任意组合)
- 内置同步斜坡补偿
- 内置 OCP 补偿
- 电流模式工作
- 可恢复的过温保护 (OTP)
- 逐周期电流限制保护 (OCP)
- 可选择内建的系统 VDD 过压保护 (OVP),
- 低电压关闭功能 (UVLO)
- 栅驱动输出电压钳位 (12V)
- 频率抖动功能
- 恒定输出功率限制
- 可恢复的过载保护 (OLP)
- 工作时不产生音频噪声

应用领域

通用的开关电源设备以及离线 AC/DC 反激式电源转换器:

- 笔记本电源适配器
- 机顶盒电源
- 开放式开关电源
- 电池充电器
- 打印机电源

概述

WS2299 是一款高集成度、高性能的电流模式PWM控制器芯片。适用于电源适配器中小功率的开关电源设备。

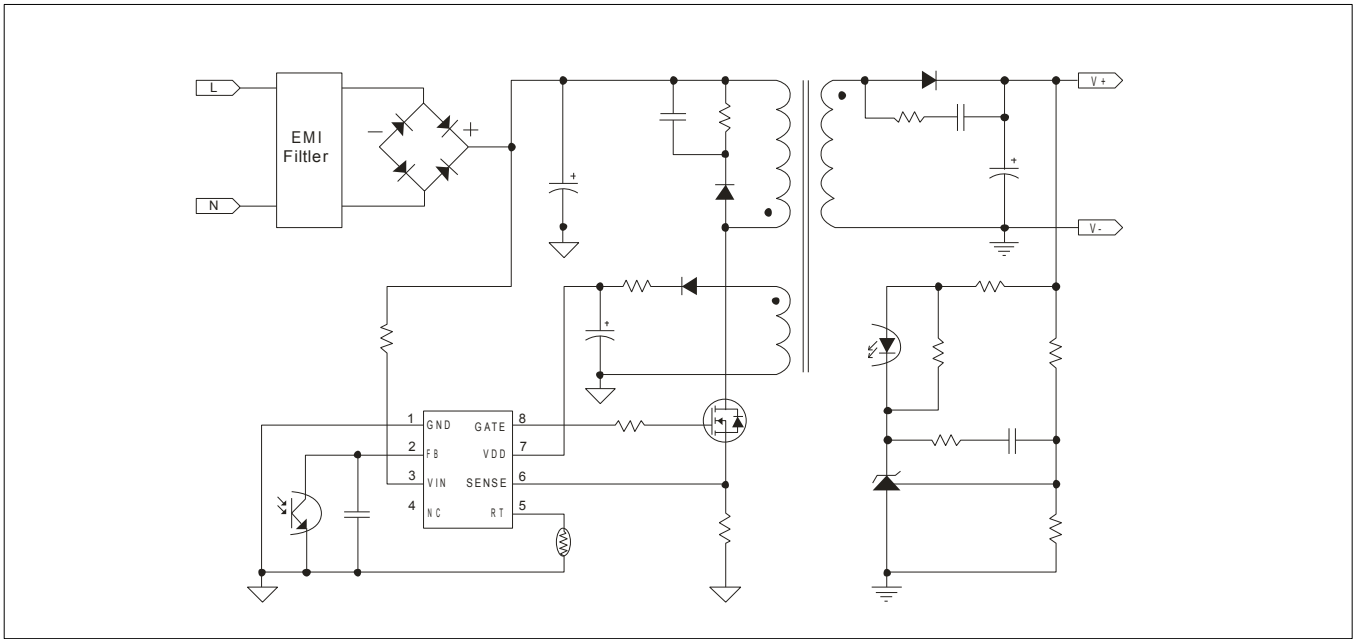
为了降低待机功耗，满足更高的绿色环保标准，芯片提供了脉冲模式 (Burst Mode) 功能、极低的启动电流和工作电流。脉冲模式即在轻载或者无负载情况下，WS2299 可以线性地降低芯片的开关频率，因此减少开关的损耗；同时通过优化设计，WS2299具有极低的启动电流和工作电流，不仅有利于启动电路设计，而且启动电路中可以使用大阻值的启动电阻，以降低功耗，提高功率转换效率。WS2299 内置的同步斜坡补偿电路，防止PWM 控制器在高占空比工作时候可能产生的谐波振荡。WS2299 在电流采样输入引脚端内置了前沿消功能，能有效去除电流反馈信号中的毛刺。有助于减少外部元器件数量，降低系统的整体成本。

WS2299提供了多种全面的可恢复保护模式，其中包括：逐周期电流限制保护 (OCP)、过载保护 (OLP)、温度保护 (OTP)、VDD过压保护 (OVP)、以及低电压关闭 (UVLO)。其中，为了更好的保护外部MOSFET功率管，栅极驱动输出电压被钳位在12V。

WS2299 内部的OCP 阈值斜率针对65KHz 开关频率的应用进行了优化，通过电源线电压的补偿确保在通用的AC 输入范围内获得恒定的输出功率限制。WS2299 在图腾柱栅极驱动输出端使用了频率抖动技术和软开关控制技术，可以很好的改善开关电源系统的EMI 性能。通过优化设计，当芯片的工作频率低于20KHz 的情况下，音频能量可以降低到最小值。因此，音频噪声性能可以获得很大的改善。芯片可以作为线性电源或者RCC 模式电源的最佳替代产品，从而提高开关电源系统的整体性能，并有效地降低系统成本。

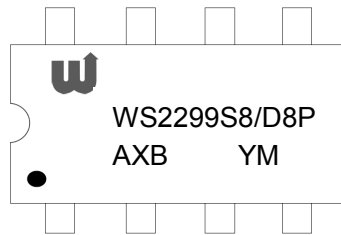
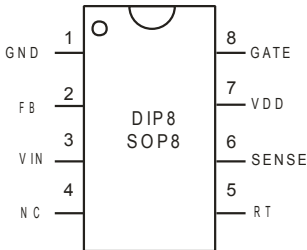
WS2299 提供8-Pin 的SOP8 与DIP8 的封装形式。

典型应用图



引脚定义与器件标识

WS2299 提供了 8-Pin 的 DIP8 和 SOP8 封装，顶层如下图所示：

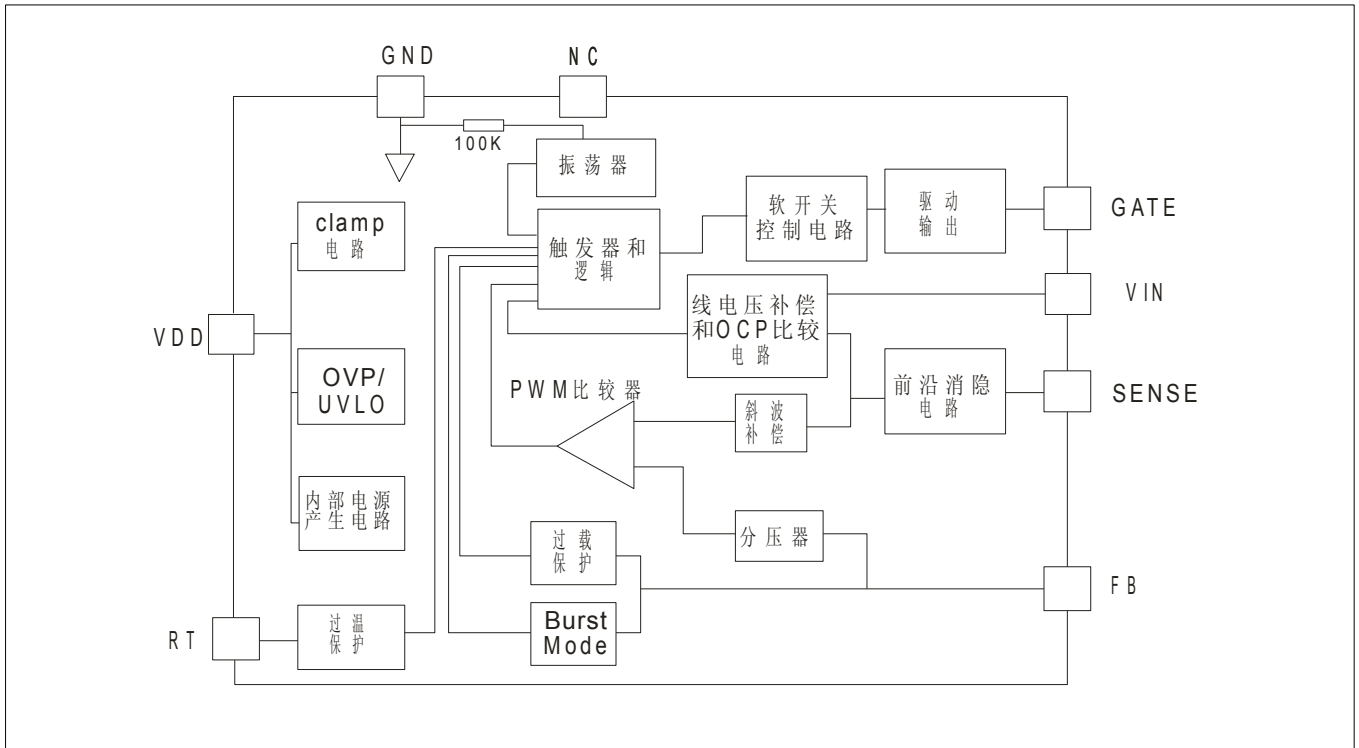


S 为 SOP8; D 为 DIP8 P 为无铅品
 A: 产品编码
 X: 内部代码
 B: 地域代码
 YM: 年代码，月代码

引脚功能说明

引脚名	引脚号	引脚类型	功能说明
GND	1	地	地
FB	2	反馈输入	反馈输入引脚。其输入电平值与第6 引脚的电流监测值共同确定PWM 控制信号的占空比。如果FB 端的输入电压大于某个设定的阈值电压，则内部的保护电路会自动关断 PWM 输出。
VIN	3	启动输入	通过一个高阻值的电阻连接到整流器的输出端，启动器件进入工作状态；同时该电压被采样，以产生线电压补偿。
NC	4	悬空	悬空脚
RT	5	温度检测	温度监测输入引脚。通过一个 NTC 电阻连接到地。
SENSE	6	电流监测	电流监测输入引脚。连接到 MOSFET 电流监测电阻端。
VDD	7	电源	电源。
GATE	8	驱动输出	图腾柱栅极驱动输出引脚。用于驱动外接的MOSFET开关管。内部具有电压钳位电路（12V）。

电路内部结构框图



订购信息

封装形式	芯片表面标识	采购器件名称
8-Pin DIP8, Pb-free, Have OVP	WS2299D8P	WS2299D8P
8-Pin SOP8, Pb-free, Have OVP	WS2299S8P	WS2299S8P

推荐工作条件

符号(symbol)	参数(parameter)	值(value)	单位(unit)
VDD	VDD 供电电压	12~23	V
T _A	操作温度	-20~85	°C

极限参数

符号(symbol)	参数(parameter)	极限值	单位(unit)
VDD	DC 供电电压	30	V
V _{FB}	FB 引脚输入电压	-0.3~7	V
V _{SENSE}	SENSE 引脚输入电压	-0.3~7	V
V _{RT}	RT 引脚输入电压	-0.3~7	V
T _J	操作节点温度	-20~150	°C
T _{STG}	保存温度	-55~150	°C
V _{CV}	VDD clamp 电压	36	V
I _{CC}	VDD DC clamp 电流	10	mA

注意: 超过上表中规定的极限参数会导致器件永久损坏。不推荐将该器件工作在以上极限条件，工作在极限条件以上，可能会影响器件的可靠性。

电气特性参数 条件: $T_A=25^{\circ}\text{C}$, $V_{DD}=16\text{V}$ (除非特别注明)

symbol	parameter	Conditions	Min	Typ	Max	Unit
I_VDD_Startup	VDD startup current	$V_{DD}=15\text{V}$, measure current into VDD		6.5	20	μA
I_VDD_Operation	Operation Current	$\text{FB}=3\text{V}$		2.3		mA
UVLO(ON)	VDD under voltage lockout enter		9.5	10.5	11.5	V
UVLO(OFF)	VDD under voltage lockout exit		16	17	18.5	V
OVP(ON)	VDD Over Voltage Protection Enter		23.5	25	26.5	V
OVP(OFF)	VDD Over Voltage Protection Exit		21.5	23.2	24.7	V
TD_OVP	OVP Debounce time			80		μs
VDD_Clamp	VDD Clamp Voltage	$I(V_{DD})=5\text{mA}$		36		V
Feedback Input Section(FB Pin)						
A_{VCS}	PWM Input Gain	$\Delta V_{FB}/\Delta V_{CS}$		2.6		V/V
VFB_Open	VFB Open Voltage			6		V
I_{FB_Short}	FB pin short current	Short FB pin to GND		0.8		mA
VTH_FM	Green Mode FB Threshold Voltage			2.5		V
VTH_BM	Burst Mode FB Threshold Voltage			1.9		V
VTH_PL	Power Limiting FB Threshold			4.4		V
T_{D_PL}	Power limiting Debounce Time			80		mSec
Z_{FB_IN}	Input Impedance			7.5		kohm
Current Sense Input(Sense Pin)						
$T_{blinking}$	Sense Input Leading Edge Blanking Time			300		nSec
Z_{sense_IN}	Sense Input impedance			39		kohm
TD_OC	Over Current Detection and Control Delay	$C_L=1\text{nF}$ at GATE		120		nSec
VTH_OC_0	Current Limiting Threshold at No Compensation	$I(V_{IN})=0\mu\text{A}$	0.85	0.9	0.95	V
VTH_OC_1	Current Limiting Threshold at Compensation	$I(V_{IN})=150\mu\text{A}$		0.81		V
Oscillator						
Fosc	Normal Oscillation Frequency		60	65	70	khz
Δf_Temp	Frequency Temperature Stability	-20°C to 100°C		5		%
Δf_VDD	Frequency Voltage Stability	$V_{DD} = 12$ to 24V		5		%
F_BM	Burst mode Base frequency			22		KHz
DC_max	Maximum Duty Cycle		75	80	85	%
Gate Drive Output						
VOL	Output low level	$I_o = -20\text{mA}$, $V_{CC}=16\text{V}$			0.3	V
VOH	Output high level	$I_o = +20\text{mA}$	11			V
VG_Clamp	Output Clamp Voltage Level	$V_{DD}=20\text{V}$		12		V
T_r	Output rising time	$C_{GATE}=1\text{nF}$		202		ns
T_f	Output falling time	$C_{GATE}=1\text{nF}$		50		ns
Over Temperature Protection						

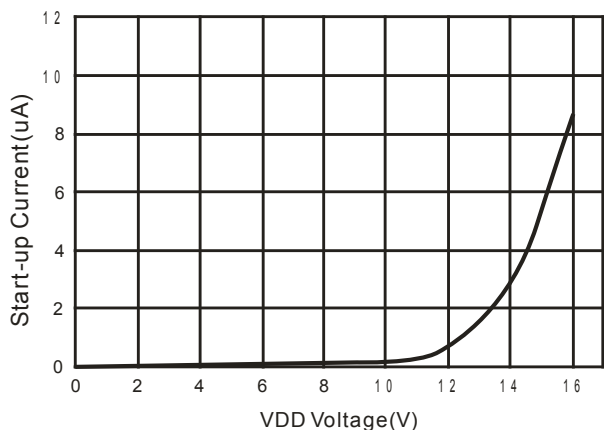
WS2299 Product Description



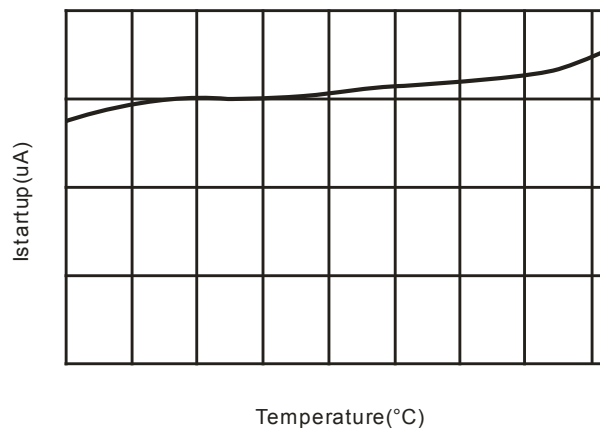
I_RT	Output Current of RT Pin			70		uA
VTH_OTP	OTP Threshold Voltage		1	1.065	1.13	V
VTH_OTP_off	OTP Recovery Threshold Voltage			1.165		V
TD_OTP	OTP De_bounce Time			100		uSec
V_RT_Open	RT Pin Open Voltage			3.5		V
Latch section						
I_VDD_latch	VDD current when latch	VDD=7.2V		35		uA
VDD_latch_release	De-latch voltage		5	6	7	V
Frequency Shuffling						
Δf_OSC	Frequency Modulation range /Base frequency		-3		3	%
Freq_Shuffling	Shuffling Frequency			32		HZ

典型特征参数

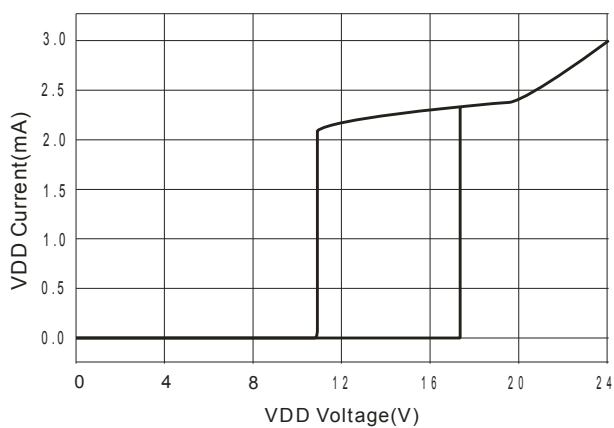
VDD Start Current vs voltage



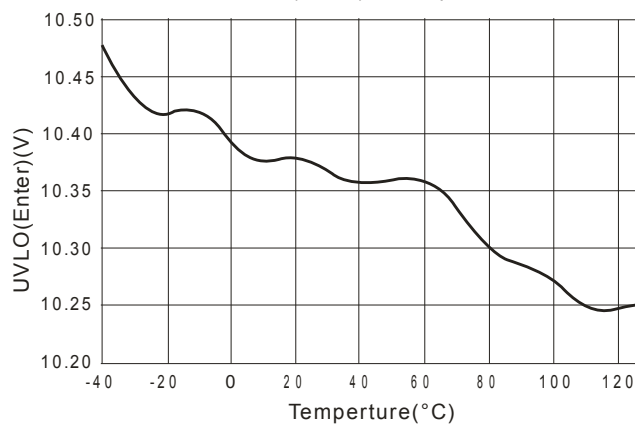
VDD Starup Current vs Temperature



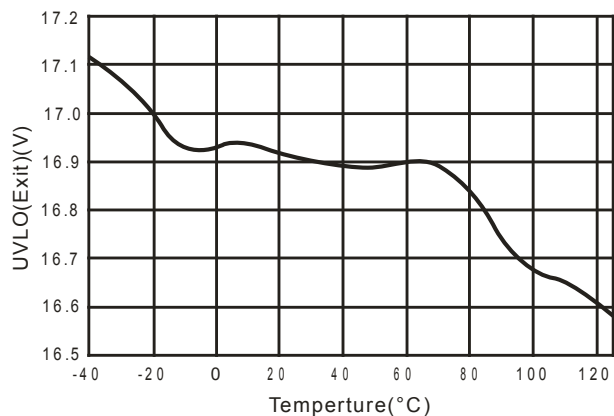
VDD UVLO and Operation Current



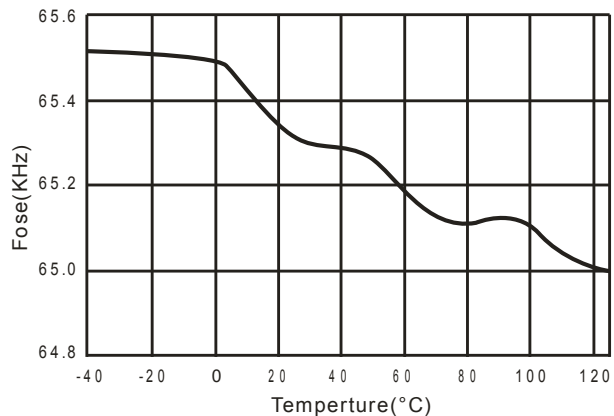
VDD UVLO(Enter)vs Temperature

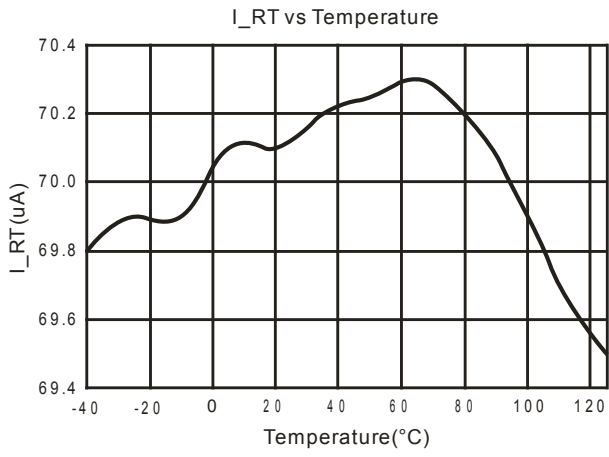


VDD UVLO(Exit)vs Temperature



Fose vs Temperature





功能描述

WS2299 是一款高集成度、高性能的电流模式PWM控制器芯片。适用于笔记本电源适配器等中大功率的开关电源设备与开关电源转换器。极低的启动电流与工作电流、以及轻载或者无负载情况下的burst mode 功能，都能有效的降低开关电源系统的待机功耗，提高功率转换效率。内置的同步斜坡补偿、反馈引脚的前沿消隐等功能不仅能减少开关电源系统的元器件数目，还增加了系统的稳定性，避免谐波振荡的产生。WS2299 还提供了多种全面的可恢复保护模式。主要特点功能描述如下：

启动电流和启动控制

WS2299 的启动电流设计得很小(6.5uA)，因此VDD能很快充电上升到脱离UVLO 的阈值电压以上，器件可以实现快速启动。大阻值的启动电阻可以被用来减少功耗，并且在应用中可以简化启动电路的设计，实现可靠的启动。对于一个典型的通用的AC/DC 电源适配器设计（输入电压范围90VAC-264VAC），一个2MΩ，0.125W 启动电可以和一个VDD 电容一起提供快速和低功耗的启动设计方案。

工作电流

WS2299 具有很低的工作电流（2.3mA）。低工作电流，以及burst mode 控制电路可以有效地提高开关电源的转换效率；并且可以降低对VDD 保持电容的要求。

软启动 (Soft-start)

在芯片上电时，过流保护阈值会分 8 步逐步上升，每步持续时间为 32 个开关周期，从而有效抑制了启动时的电流尖峰，降低了元件的应力，使系统工作更加稳定。

脉冲模式 (Burst Mode)

在无负载或者轻负载的情况下，开关电源中的大部分功耗来自于MOSFET 的开关损耗、变压器的磁心损耗、以及缓冲电路的损耗。功耗的大小与一定时间内MOSFET 的开关次数成正比。减少开关次数也就减少了功耗，节约了能源。

WS2299 内置的Burst Mode 功能，可以根据负载情况自动调节开关模式。当系统处于无负载或者轻/中负载下，FB 端的输入电压会处于脉冲模式 (Burst Mode) 的阈值电压（1.8V）之下。根据这个判断依据，器件进入脉冲模式控制。栅极驱动输出端只有在VDD 电压低于预先设定的电平值，或者并且FB 输入端被激活的情况下才会有输出。其他情况下，栅极驱动输出保持常关的状态以减少功耗，从而尽可能地减少待机功耗。高频开关的特性也减少了工作时的音频噪声。

振荡器

芯片内部设置了正常工作频率为 65KHz，因此无需外置电阻。

电流检测和前沿消隐

WS2299 内部具有逐周电流限制 (cycle-by-cycle current limiting) 功能。开关电流通过检测电阻输入到SENSE 引脚。引脚内部的前沿消隐电路可以消除MOSFET 开启瞬间由于snubber 二极管反向恢复造成的感应电压毛刺，因此SENSE 输入端的外接RC 滤波电路可以省去。限流比较器在消隐期间被禁止而无法关断外部MOSFET。PWM 占空比由电流检测端的电压和FB输入端的电压决定。

内部同步斜坡补偿

PWM 产生过程中，内置的斜坡补偿电路可以在电流检测输入端的电压基础上叠加斜坡电压。这极大地增加了CCM 下闭环的稳定性，避免了谐波振荡，减少了输出纹波电压。

栅极驱动

WS2299 的GATE引脚连接到外部MOSFET 的栅以实现在开关控制。太弱的栅驱动强度会导致过大的开关损失，而太强的驱动会产生过大的EMI。

WS2299 通过内建图腾柱栅极驱动电路的优化设计，实现了的输出强度和死区时间控制两者之间的良好折中。从而可以更容易的设计出理想的低待机损耗和EMI 系统。WS2299 还在栅极驱动输出端内置了12V 的钳位电路，有效地保护了外接MOSFET开关管。

过温保护

RT 与GND 之间串连一个NTC电阻，可以提供温度检测和保护。NTC电阻值随周围环境的温度的升高而降低。随着一个固定的内部电流IRT 流经该电阻，RT 引脚上的电压会随着环境温度的升高而降低。内部的OTP 电路在检测到该电压低于VTH_OP 时被触发进而关断MOSFET。

保护控制

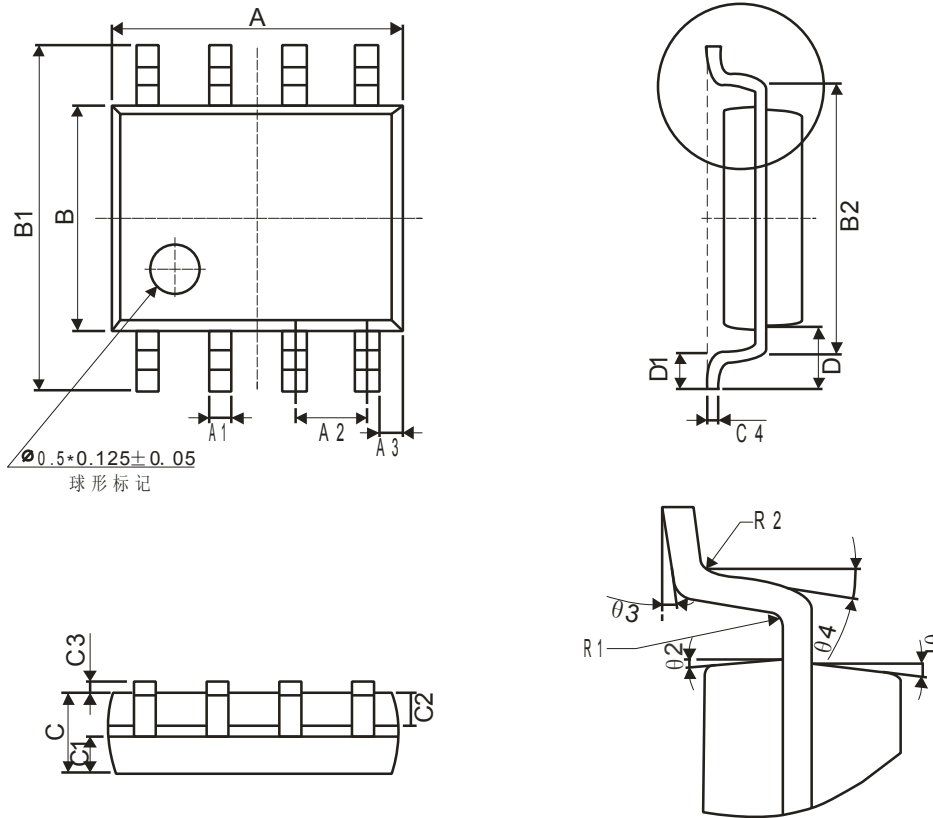
WS2299 提供了全面的保护特性，系统可以获得最高可靠性。其中包括逐周限流保护 (OCP)，过载保护 (OLP)，过温保护 (OTP)，片上VDD 过压保护 (OVP，可选)，以及低压关断 (UVLO)。此外WS2299提供可选择的latch功能，OLP、OTP、OVP三个保护信号可任意组合选择latch功能，芯片一旦进入latch状态，gate不发脉冲，且必须拔掉电源插头才能解除latch。当流入VIN 引脚的电流变大时，OCP 阈值会自动降低。OCP阈值斜率调整有助于补偿由于过流检测和延迟导致的AC 电压升高而增加的功率限制。通过WS2299 推荐的OCP 补偿电路可以获得恒定的输出功率限制。

WS2299 内置的OCP 保护电路可以有效地检测PWM 控制信号的占空比,并通过线电压的补偿确保在连续交流输入电压范围内获得恒定的输出功率限制。在输出过载的情况下,FB 电压被偏置得更高,当FB 输入超过功率限制的阈值电压持续 80ms,控制电路将关断

MOSFET。同样的,控制电路在检测到过温的情况时也会关闭MOSFET。WS2299 在温度低于迟滞温度值后恢复工作。VDD由变压器的次绕组输出提供。VDD 被钳位在36V。当VDD 低于UVLO 门限的时候,MOSFET被关断,器件随后进入上电启动程序。

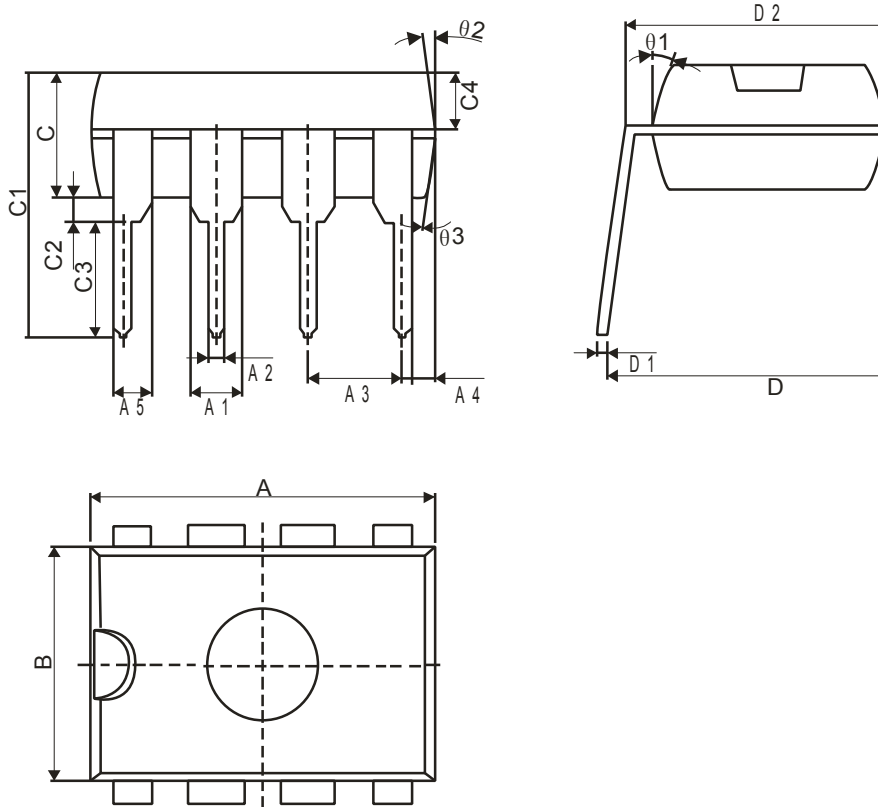
封装信息

SOP8 封装外观图



Symbol	Winsemi			
	Dimensions in Millimeters		Dimensions in Inches	
	Min	Max	Min	Max
A	4.70	5.10	0.185	0.201
B	3.70	4.10	0.146	0.161
C	1.30	1.50	0.051	0.059
A1	0.35	0.48	0.014	0.019
A2	1.27TYP		0.05TYP	
A3	0.345TYP		0.014TYP	
B1	5.80	6.20	0.228	0.244
B2	5.00TYP		0.197TYP	
C1	0.55	0.70	0.022	0.028
C2	0.55	0.70	0.022	0.028
C3	0.05	0.225	0.002	0.009
C4	0.203TYP		0.008TYP	
D	1.05TYP		0.041TYP	
D1	0.40	0.80	0.016	0.031

DIP-8 封装外观图



Winsemi				
Symbol	Dimensions in Millimeters		Dimensions in Inches	
	Min	Max	Min	Max
A	9.00	9.50	0.354	0.374
B	6.10	6.60	0.240	0.260
C	3.0	3.4	0.118	0.134
A1	1.474	1.574	0.058	0.062
A2	0.41	0.53	0.016	0.021
A3	2.44	2.64	0.096	0.104
A4	0.51TYP		0.02TYP	
A5	0.99TYP		0.04TYP	
C1	6.6	7.30	0.260	0.287
C2	0.50TYP		0.02TYP	
C3	3.00	3.40	0.118	0.134
C4	1.47	1.65	0.058	0.065
D	7.62	9.3	0.300	0.366
D1	0.24	0.32	0.009	0.013
D2	7.62TYP		0.3TYP	

注意事项

1. 购买时请认清公司商标，如有疑问请与公司本部联系。
2. 在电路设计时请不要超过器件的绝对最大额定值，否则会影响整机的可靠性。
3. 本说明书如有版本变更不另外告知。

联系方式

深圳市津利帝科技有限公司

公司地址：深圳市龙岗区布吉街道上水径布龙路171号全伟达工业园3号楼2楼

邮编：518114

总机：0755-89818866

传真：0755-84276832

网址：<http://www.jinlidi.cn>

手机：13828992738 陈先生

QQ：3091784316